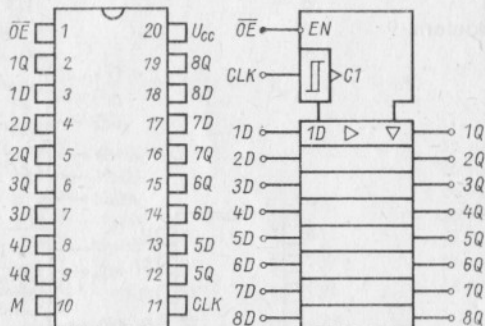


DL 374 D

8-D-Flip-Flop

Bauform 9



Betriebsbedingungen

Impulsdauer am Eingang CLK	t_{wH}	min 15	max ns
Voreinstellzeit ¹⁾	t_{su}	20	ns
Haltezeit ¹⁾	t_h	0	ns
maximale Taktfrequenz	f_{max}	35	MHz

Dynamische Kennwerte ($U_{CC} = 5V \pm 0,55mV$; $\vartheta_o = 25^\circ C - 5K$)

Signalverzögerungszeiten	CLK $\rightarrow$ Q	t_{pHL}	28 ns
$U_{CC} = 5V$; $C_L = 50pF$;	OE $\rightarrow$ Q	t_{pLH}	28 ns
$R_L = 500\Omega$		t_{pZL}	28 ns
		t_{pZH}	28 ns
		t_{pLZ}	25 ns
		t_{pHZ}	20 ns

¹⁾ Als Bezugsflanke des CLK-Impulses gilt die L-H-Flanke

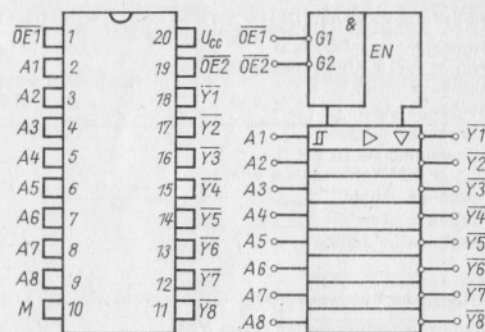
DL 540 D · DL 541 D

Bus-Leitungstreiber-Schaltkreise

Während der DL 540 D die Daten invertiert, gelangen sie beim DL 541 nichtinvertiert an die entsprechenden Ausgänge.

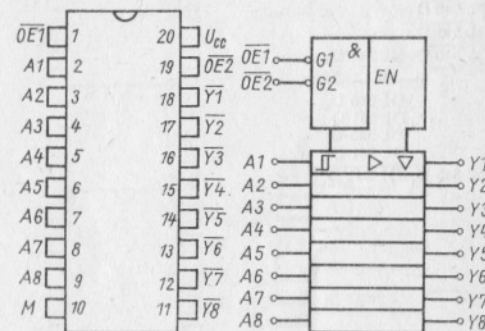
DL 540 D

Bauform 9



DL 541 D

Bauform 9



Anschlußbelegung

- 1 Steuerausgang
- 2 ... 9 Dateneingänge
- 10 Masse

- 11 ... 18 Datenausgänge
- 19 Steuereingang
- 20 Betriebsspannung

Betriebsbedingungen

H-Ausgangsstrom
L-Ausgangsstrom

$-I_{OH}$
 I_{OH}

max
15 mA
24 mA

Statische Kennwerte ($U_{CC} = 5,0 \text{ V} \pm 0,25 \text{ V}$; $\vartheta_a = 0 \text{ bis } 70^\circ \text{C}$)

Stromaufnahme DL 540 D

$U_{CC} = 5,25 \text{ V}$ (Ausgänge offen)

Ausgänge „High“ I_{CCH}

Ausgänge „Low“ I_{CCL}

Ausgänge im 3-State I_{CCZ}

Stromaufnahme DL 541 D

$U_{CC} = 5,25 \text{ V}$ (Ausgänge offen)

Ausgänge „High“ I_{CCH}

Ausgänge „Low“ I_{CCL}

Ausgänge im 3-State I_{CCZ}

25 mA
45 mA
52 mA
32 mA
52 mA
55 mA

Dynamische Kennwerte ($U_{CC} = 5,0 \text{ V} \pm 55 \text{ mV}$, $\vartheta_a = 25^\circ \text{C} \pm 5 \text{ K}$)

Signalverzögerungszeiten $A \rightarrow Y$

DL 540 D, DL 541 D

$C_L = 50 \text{ pF}$; $R_L = 500 \text{ Ohm}$ t_{pLH}

DL 540 D t_{pHL}

DL 541 D

DL 540 D, DL 541 D,

OE1, OE2 $\rightarrow Y$ t_{pZL}

DL 540 D, t_{pZH}

DL 541 D

DL 540 D t_{pLZ}

DL 541 D

DL 540 D, DL 541 D t_{pHZ}

15 n
15 n
18 n
38 n
25 n
32 n
25 n
29 n
18 n